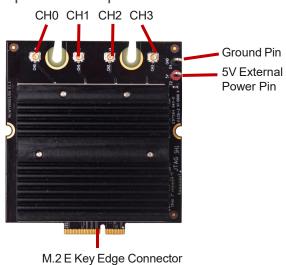


Hardware Guide - WLW7000E6

Component Map



Power Requirements

DC Power	5V (Max)	
Power Consumption	14W	

*For the customer who want to use 5V External Power Pin, please make sure pins 15, 17, 19, 21 and 23 were not connected with your board.

*For pins 52, 53 and 55 support either 1.8V or 3.3V. However, it's important to note that you can only select one voltage option for these pins.

*Default voltage for pins 52, 53 and 55 is 1.8V.

M.2 Edge Connector Pin Assignment

15 VDD_5V 16 PCIE_LED1(GPIO26) 17 VDD_5V 18 GND 19 VDD_5V 20 WSI_CLK_OUT(GPIO49) 21 VDD_5V 22 NC Mechanical key E 33 GND 32 WSI_DAT_IN(GPIO50) 35 PCIE0_RXO_P 34 NC 37 PCIE0_RXO_N 36 WSI_CLK_IN(GPIO51) 39 GND 38 NC 41 PCIE0_TXO_P 40 NC 43 PCIE0_TXO_P 40 NC 43 PCIE0_TXO_N 42 NC 45 GND 44 PTA1_BT_PRIO 47 PCIE0_REFCLK_P 46 PTA1_WL_ACT 49 PCIE0_REFCLK_N 48 PTA1_BT_ACT 51 GND 50 NC 53 PCIE0_CLKREQ_N 52 PCIE0_RST_N 55 PCIE0_WAKE_N 54 NC	M.2 edge connector pin assignment					
3 REFCLK_IO_PO 4 VDD_3V3 5 REFCLK_IO_NO 6 PCIE_LEDO(GPIO25) 7 GND 8 NC 9 NC 10 NC 11 NC 12 NC 13 NC 14 WSI_DAT_OUT(GPIO48) 15 VDD_5V 16 PCIE_LED1(GPIO26) 17 VDD_5V 18 GND 19 VDD_5V 20 WSI_CLK_OUT(GPIO49) 21 VDD_5V 22 NC 23 VDD_5V 22 NC 33 GND 32 WSI_DAT_IN(GPIO50) 35 PCIEO_RXO_P 34 NC 37 PCIEO_RXO_P 34 NC 37 PCIEO_RXO_P 34 NC 41 PCIEO_TXO_P 40 NC 43 PCIEO_TXO_P 40 NC 43 PCIEO_TXO_N 42 NC 45 GND 44 PTA1_	Top side			Bottom side		
5 REFCLK_IO_NO 6 PCIE_LEDO(GPIO25) 7 GND 8 NC 9 NC 10 NC 11 NC 12 NC 13 NC 14 WSI_DAT_OUT(GPIO48) 15 VDD_5V 16 PCIE_LED1(GPIO26) 17 VDD_5V 18 GND 19 VDD_5V 20 WSI_CLK_OUT(GPIO49) 21 VDD_5V 22 NC 23 VDD_5V 22 NC 33 GND 32 WSI_DAT_IN(GPIO50) 35 PCIEO_RXO_P 34 NC 37 PCIEO_RXO_P 34 NC 37 PCIEO_RXO_N 36 WSI_CLK_IN(GPIO51) 39 GND 38 NC 41 PCIEO_TXO_P 40 NC 43 PCIEO_TXO_N 42 NC 45 GND 44 PTA1_BT_PRIO 47 PCIEO_REFCLK_P 46	1	GND	2	VDD_3V3		
7 GND 8 NC 9 NC 10 NC 11 NC 12 NC 13 NC 14 WSI_DAT_OUT(GPIO48) 15 VDD_5V 16 PCIE_LED1(GPIO26) 17 VDD_5V 18 GND 19 VDD_5V 20 WSI_CLK_OUT(GPIO49) 21 VDD_5V 22 NC 23 VDD_5V 22 NC 33 GND 32 WSI_DAT_IN(GPIO50) 35 PCIEO_RXO_P 34 NC 37 PCIEO_RXO_P 34 NC 37 PCIEO_RXO_N 36 WSI_CLK_IN(GPIO51) 39 GND 38 NC 41 PCIEO_TXO_P 40 NC 43 PCIEO_TXO_N 42 NC 45 GND 44 PTA1_BT_PRIO 47 PCIEO_REFCLK_P 46 PTA1_WL_ACT 49 PCIEO_REFCLK_N 48	3	REFCLK_IO_P0	4	VDD_3V3		
9 NC 10 NC 11 NC 12 NC 13 NC 14 WSI_DAT_OUT(GPIO48) 15 VDD_5V 16 PCIE_LED1(GPIO26) 17 VDD_5V 18 GND 19 VDD_5V 20 WSI_CLK_OUT(GPIO49) 21 VDD_5V 22 NC 23 VDD_5V **Mechanical key E** 33 GND 32 WSI_DAT_IN(GPIO50) 35 PCIEO_RXO_P 34 NC 37 PCIEO_RXO_P 34 NC 37 PCIEO_RXO_N 36 WSI_CLK_IN(GPIO51) 39 GND 38 NC 41 PCIEO_TXO_P 40 NC 43 PCIEO_TXO_P 40 NC 43 PCIEO_TXO_P 40 NC 44 PTA1_BT_PRIO 45 GND 44 PTA1_BT_PRIO 47 PCIEO_REFCLK_P 46 PTA1_WL_ACT 49 PCIEO_REFCLK_N 48 PTA1_BT_ACT 51 GND 50 NC 53 PCIEO_CLKREQ_N 52 PCIEO_RST_N 55 PCIEO_WAKE_N 54 NC	5	REFCLK_IO_N0	6	PCIE_LED0(GPIO25)		
11 NC 12 NC 13 NC 14 WSI_DAT_OUT(GPIO48) 15 VDD_5V 16 PCIE_LED1(GPIO26) 17 VDD_5V 18 GND 19 VDD_5V 20 WSI_CLK_OUT(GPIO49) 21 VDD_5V 22 NC 23 VDD_5V 22 NC 33 GND 32 WSI_DAT_IN(GPIO50) 35 PCIEO_RXO_P 34 NC 37 PCIEO_RXO_P 34 NC 41 PCIEO_RXO_N 36 WSI_CLK_IN(GPIO51) 39 GND 38 NC 41 PCIEO_TXO_P 40 NC 43 PCIEO_TXO_P 40 NC 45 GND 42 NC 45 GND 44 PTA1_BT_PRIO 47 PCIEO_REFCLK_P 46 PTA1_WL_ACT 49 PCIEO_REFCLK_N 48 PTA1_BT_ACT 51 GND <	7	GND	8	NC NC		
13 NC 14 WSI_DAT_OUT(GPIO48) 15 VDD_5V 16 PCIE_LED1(GPIO26) 17 VDD_5V 18 GND 19 VDD_5V 20 WSI_CLK_OUT(GPIO49) 21 VDD_5V 22 NC Mechanical key E 33 GND 32 WSI_DAT_IN(GPIO50) 35 PCIEO_RXO_P 34 NC 37 PCIEO_RXO_N 36 WSI_CLK_IN(GPIO51) 39 GND 38 NC 41 PCIEO_TXO_P 40 NC 43 PCIEO_TXO_P 40 NC 43 PCIEO_TXO_N 42 NC 45 GND 44 PTA1_BT_PRIO 47 PCIEO_REFCLK_P 46 PTA1_WL_ACT 49 PCIEO_REFCLK_N 48 PTA1_BT_ACT 51 GND 50 NC 53 PCIEO_CLKREQ_N 52 PCIEO_RST_N 55 PCIEO_WAKE_N 54 <td>9</td> <td>NC</td> <td>10</td> <td>NC</td>	9	NC	10	NC		
15 VDD_5V 16 PCIE_LED1(GPIO26) 17 VDD_5V 18 GND 19 VDD_5V 20 WSI_CLK_OUT(GPIO49) 21 VDD_5V 22 NC Mechanical key E 33 GND 32 WSI_DAT_IN(GPIO50) 35 PCIE0_RXO_P 34 NC 37 PCIE0_RXO_N 36 WSI_CLK_IN(GPIO51) 39 GND 38 NC 41 PCIE0_TXO_P 40 NC 43 PCIE0_TXO_P 40 NC 43 PCIE0_TXO_N 42 NC 45 GND 44 PTA1_BT_PRIO 47 PCIE0_REFCLK_P 46 PTA1_WL_ACT 49 PCIE0_REFCLK_N 48 PTA1_BT_ACT 51 GND 50 NC 53 PCIE0_CLKREQ_N 52 PCIE0_RST_N 55 PCIE0_WAKE_N 54 NC	11	l NC	12	l NC		
17 VDD_5V 18 GND 19 VDD_5V 20 WSI_CLK_OUT(GPIO49) 21 VDD_5V 22 NC Mechanical key E 33 GND 32 WSI_DAT_IN(GPIO50) 35 PCIEO_RXO_P 34 NC 37 PCIEO_RXO_N 36 WSI_CLK_IN(GPIO51) 39 GND 38 NC 41 PCIEO_TXO_P 40 NC 43 PCIEO_TXO_N 42 NC 45 GND 44 PTA1_BT_PRIO 47 PCIEO_REFCLK_P 46 PTA1_WL_ACT 49 PCIEO_REFCLK_N 48 PTA1_BT_ACT 51 GND 50 NC 53 PCIEO_CLKREQ_N 52 PCIEO_RST_N 55 PCIEO_WAKE_N 54 NC	13	NC	14	WSI_DAT_OUT(GPIO48)		
19 VDD_5V 20 WSI_CLK_OUT(GPIO49) 21 VDD_5V 22 NC Mechanical key E 33 GND 32 WSI_DAT_IN(GPIO50) 35 PCIEO_RXO_P 34 NC 37 PCIEO_RXO_N 36 WSI_CLK_IN(GPIO51) 39 GND 38 NC 41 PCIEO_TXO_P 40 NC 43 PCIEO_TXO_P 40 NC 45 GND 44 PTA1_BT_PRIO 47 PCIEO_REFCLK_P 46 PTA1_WL_ACT 49 PCIEO_REFCLK_N 48 PTA1_BT_ACT 51 GND 50 NC 53 PCIEO_CLKREQ_N 52 PCIEO_RST_N 55 PCIEO_WAKE_N 54 NC	15	VDD_5V	16	PCIE_LED1(GPIO26)		
21 VDD_5V 22 NC Mechanical key E 33 GND 32 WSI_DAT_IN(GPIO50) 35 PCIEO_RXO_P 34 NC 37 PCIEO_RXO_N 36 WSI_CLK_IN(GPIO51) 39 GND 38 NC 41 PCIEO_TXO_P 40 NC 43 PCIEO_TXO_N 42 NC 45 GND 44 PTA1_BT_PRIO 47 PCIEO_REFCLK_P 46 PTA1_WL_ACT 49 PCIEO_REFCLK_N 48 PTA1_BT_ACT 51 GND 50 NC 53 PCIEO_CLKREQ_N 52 PCIEO_RST_N 55 PCIEO_WAKE_N 54 NC	17	VDD_5V	18	GND		
23 VDD_5V Mechanical key E 33 GND 32 WSI_DAT_IN(GPIO50) 35 PCIEO_RXO_P 34 NC 37 PCIEO_RXO_N 36 WSI_CLK_IN(GPIO51) 39 GND 38 NC 41 PCIEO_TXO_P 40 NC 43 PCIEO_TXO_N 42 NC 45 GND 44 PTA1_BT_PRIO 47 PCIEO_REFCLK_P 46 PTA1_WL_ACT 49 PCIEO_REFCLK_N 48 PTA1_BT_ACT 51 GND 50 NC 53 PCIEO_CLKREQ_N 52 PCIEO_RST_N 55 PCIEO_WAKE_N 54 NC	19	VDD_5V	20	WSI_CLK_OUT(GPIO49)		
Mechanical key E	21	VDD_5V	22	NC		
33 GND 32 WSI_DAT_IN(GPIO50) 35 PCIEO_RXO_P 34 NC 37 PCIEO_RXO_N 36 WSI_CLK_IN(GPIO51) 39 GND 38 NC 41 PCIEO_TXO_P 40 NC 43 PCIEO_TXO_N 42 NC 45 GND 44 PTA1_BT_PRIO 47 PCIEO_REFCLK_P 46 PTA1_WL_ACT 49 PCIEO_REFCLK_N 48 PTA1_BT_ACT 51 GND 50 NC 53 PCIEO_CLKREQ_N 52 PCIEO_RST_N 55 PCIEO_WAKE_N 54 NC	23	VDD_5V		I I		
35 PCIEO_RXO_P 34 NC 37 PCIEO_RXO_N 36 WSI_CLK_IN(GPIO51) 39 GND 38 NC 41 PCIEO_TXO_P 40 NC 43 PCIEO_TXO_N 42 NC 45 GND 44 PTA1_BT_PRIO 47 PCIEO_REFCLK_P 46 PTA1_WL_ACT 49 PCIEO_REFCLK_N 48 PTA1_BT_ACT 51 GND 50 NC 53 PCIEO_CLKREQ_N 52 PCIEO_RST_N 55 PCIEO_WAKE_N 54 NC	Mechanical key E					
37 PCIEO_RXO_N 36 WSI_CLK_IN(GPIO51) 39 GND 38 NC 41 PCIEO_TXO_P 40 NC 43 PCIEO_TXO_N 42 NC 45 GND 44 PTA1_BT_PRIO 47 PCIEO_REFCLK_P 46 PTA1_WL_ACT 49 PCIEO_REFCLK_N 48 PTA1_BT_ACT 51 GND 50 NC 53 PCIEO_CLKREQ_N 52 PCIEO_RST_N 55 PCIEO_WAKE_N 54 NC	33	GND	32	WSI_DAT_IN(GPIO50)		
39 GND 38 NC 41 PCIEO_TXO_P 40 NC 43 PCIEO_TXO_N 42 NC 45 GND 44 PTA1_BT_PRIO 47 PCIEO_REFCLK_P 46 PTA1_WL_ACT 49 PCIEO_REFCLK_N 48 PTA1_BT_ACT 51 GND 50 NC 53 PCIEO_CLKREQ_N 52 PCIEO_RST_N 55 PCIEO_WAKE_N 54 NC	35	PCIEO_RXO_P	34	l NC		
41 PCIEO_TXO_P 40 NC 43 PCIEO_TXO_N 42 NC 45 GND 44 PTA1_BT_PRIO 47 PCIEO_REFCLK_P 46 PTA1_WL_ACT 49 PCIEO_REFCLK_N 48 PTA1_BT_ACT 51 GND 50 NC 53 PCIEO_CLKREQ_N 52 PCIEO_RST_N 55 PCIEO_WAKE_N 54 NC	37	PCIEO_RXO_N	36	WSI_CLK_IN(GPIO51)		
43 PCIEO_TXO_N 42 NC 45 GND 44 PTA1_BT_PRIO 47 PCIEO_REFCLK_P 46 PTA1_WL_ACT 49 PCIEO_REFCLK_N 48 PTA1_BT_ACT 51 GND 50 NC 53 PCIEO_CLKREQ_N 52 PCIEO_RST_N 55 PCIEO_WAKE_N 54 NC	39	GND	38	NC		
45 GND 44 PTA1_BT_PRIO 47 PCIE0_REFCLK_P 46 PTA1_WL_ACT 49 PCIE0_REFCLK_N 48 PTA1_BT_ACT 51 GND 50 NC 53 PCIE0_CLKREQ_N 52 PCIE0_RST_N 55 PCIE0_WAKE_N 54 NC	41	PCIEO_TXO_P	40	NC		
47 PCIEO_REFCLK_P 46 PTA1_WL_ACT 49 PCIEO_REFCLK_N 48 PTA1_BT_ACT 51 GND 50 NC 53 PCIEO_CLKREQ_N 52 PCIEO_RST_N 55 PCIEO_WAKE_N 54 NC	43	PCIEO_TXO_N	42	l NC		
49 PCIEO_REFCLK_N 48 PTA1_BT_ACT 51 GND 50 NC 53 PCIEO_CLKREQ_N 52 PCIEO_RST_N 55 PCIEO_WAKE_N 54 NC	45	GND	44	PTA1_BT_PRIO		
51 GND 50 NC 53 PCIEO_CLKREQ_N 52 PCIEO_RST_N 55 PCIEO_WAKE_N 54 NC	47	PCIEO_REFCLK_P	46	PTA1_WL_ACT		
53 PCIEO_CLKREQ_N 52 PCIEO_RST_N 55 PCIEO_WAKE_N 54 NC	49	PCIEO_REFCLK_N	48	PTA1_BT_ACT		
55 PCIEO_WAKE_N 54 NC	51	GND	50	NC		
	53	PCIEO_CLKREQ_N	52	PCIEO_RST_N		
	55	PCIEO_WAKE_N	54	NC		
57 GND 56 WLAN_DISABLE	57	GND	56	WLAN_DISABLE		
59 PCIEO_RX1_P 58 NC	59	PCIEO_RX1_P	58	NC		
61 PCIEO_RX1_N 60 NC	61	PCIEO_RX1_N	60	NC		
63 GND 62 NC	63	GND	62	NC		
65 PCIEO_TX1_P 64 NC	65	PCIEO_TX1_P	64	NC		
67 PCIEO_TX1_N 66 NC	67	PCIEO_TX1_N	66	NC		
69 GND 68 NC	69	GND	68	NC		
71 REFCLK_IO_N1 70 NC	71	REFCLK_IO_N1	70	NC		
73 REFCLK_IO_P1 72 VDD_3V3	73	REFCLK_IO_P1	72	VDD_3V3		
75 GND 74 VDD_3V3	75	GND	74	VDD_3V3		





Hardware Guide - WLW7000E6

Mechanical Dimensions

